

**PUB. NO.: 60-024678 A]**

PUBLISHED: February 07, 1985 (19850207)

INVENTOR(s): NAKATANI AKIO

APPLICANT(s): FUJITSU LTD [000522] (A Japanese Company or Corporation), JP (Japan)

APPL. NO.: 58-133888 [JP 83133888]

FILED: July 21, 1983 (19830721)

INTL CLASS: [4] G06K-009/36

JAPIO CLASS: 45.3 (INFORMATION PROCESSING -- Input Output Units)

JAPIO KEYWORD: R098 (ELECTRONIC MATERIALS -- Charge Transfer Elements, CCD & BBD); R107 (INFORMATION PROCESSING -- OCR & OMR Optical Readers)

JOURNAL: Section: P, Section No. 366, Vol. 09, No. 148, Pg. 23, June 22, 1985 (19850622)

#### ABSTRACT

PURPOSE: To correct inclined distortion before storing a picture in a picture memory, by reading optically the picture, storing it temporarily in a buffer memory, and correcting the contents of the buffer memory basing on the corrected value corresponding to a read position error.

CONSTITUTION: When correcting and reading out the picture data of an inclined distortion from a buffer memory, it can be executed by designating a read-out use address quantity so as to be inclined by an error portion. For instance, in case the number of read elements of a CCD sensor and the setting error correspond to 2048-bit and 4-bit, respectively, it will do that 1-bit is shifted to the next line at every  $2048/4=512$ -bit. The first Y address shift counter 9 is constituted of a counter which is reset whenever an X address use clock is (n)-bit, for instance, 2048-bit, has a storage area for storing a corrected value (512 in this example) as a set value, and outputs one pulse whenever the clock is 512-bit. This one pulse attains to a Y address shift pulse, and it is inputted to the next second Y address counter 10.

⑨ 日本国特許庁 (JP)

⑩ 特許出願公開

⑪ 公開特許公報 (A)

昭60-24678

⑫ Int. Cl.<sup>4</sup>  
G 06 K 9/36

識別記号  
厅内整理番号  
7157-5B

⑬ 公開 昭和60年(1985)2月7日

発明の数 1  
審査請求 未請求

(全3頁)

⑭ 画像読取装置

川崎市中原区上小田中1015番地  
富士通株式会社内

⑮ 特願 昭58-133888

⑯ 出願 昭58(1983)7月21日

川崎市中原区上小田中1015番地

⑰ 発明者 中谷彰男

⑱ 代理人 弁理士 井桁貞一

明細書

1. 発明の名称

画像読取装置

2. 特許請求の範囲

原稿上の画像を光学的に読取る構成において、画像光を受光する撮像素子と、該撮像素子の出力を一時格納するバッファメモリと、該撮像素子の読み取り位置誤差に対応する補正值を格納する記憶域と、該記憶域の補正值に基づく読み出し用アドレス信号を作成して前記バッファメモリの内容を補正出力する補正回路とから構成されたことを特徴とする画像読取装置。

3. 発明の詳細な説明

(a) 発明の技術分野

本発明は文字を含む図形認識装置に係り、特に画像読み取り時に発生する画像歪みをはじめ設定した補正值にて補正出力する画像読み取り装置に関する。

(b) 従来技術と問題点

従来例を図に沿って説明する。

第1図は画像読み取り装置の原稿と読み取り位置との

関係を示す説明図である。図において1は原稿であって、図示しない紙送り機構によって搬送基準線Y-Y'に沿って矢印P方向に移動する。X-X'は理想的な画像読み取り線を示し、搬送基準線Y-Y'とは正確に直交する位置関係にある。図示しない撮像素子例えばCCDセンサの読み取り線はX-X'となるように取付けられるが、実際にはCCDセンサの片側をX'の位置に合わせてもXの位置では図示するように、若干の取付け位置の誤差及びレンズ、ミラー等光学系の取付け誤差を含む機械的な誤差を伴なうものである。

第2図はこのようなCCDセンサで読み取られた画像メモリ上の図形の読み取り位置誤差による歪みを示す図である。図において2は画像メモリ、3は画像メモリ上に読み取られた図形であって、読み取り位置誤差の値が大きい程読み取りデータを一旦格納する画像メモリ3には傾斜歪みの大きくなる画像として記憶される。

光学文字読み取り装置などでは若干の傾斜歪みであれば文字認識論理により認識し、文字データの出力

尚図において第1図乃至第2図との対応部位には同一符号を付してその重複説明を省略する。

第3図は本発明による画像読み取り装置の概念図を示す。図において、1は光学レンズであって原稿が発生する画像光を撮像素子例えばCCDセンサ5に入射せしめる。CCDセンサ5は受光した画像光を走査及び光電変換してバッファメモリ6に一時格納する。7は記憶域であって予め測定したCCDセンサ及び光学系の機械的な取付誤差dに対応する補正用のデジタル値を格納している。8は補正回路であって記憶域7に設定した補正值に基づきバッファメモリ6に一時格納した画像データの読み出し用アドレス信号を作り、つまり傾斜歪みを有する画像データを補正し画像メモリ2に出力する構成になっている。

第4図は補正回路8で作るバッファメモリ6の読み出し用アドレス信号の説明図であって、第2図に示すような傾斜歪みの画像データを原稿1のようすに補正して読み出すためには取付誤差dを利用して読みアドレス量を誤差分だけ傾斜するように指

が可能であるが、読み取り位置誤差dが大きくなると文字認識不能となる。一方、画像読み取り装置の場合は若干の傾斜歪みの場合でもそのまま出力されるため後処理において不都合となる欠点がある。

#### (c) 発明の目的

本発明は上記従来の欠点に鑑み画像読み取りデータを画像メモリに格納する前に傾斜歪みを修正することのできる画像読み取り装置の提供を目的とする。

#### (d) 発明の構成

そしてこの目的は、本発明によれば原稿上の画像を光学的に読み取る構成において、画像光を受光する撮像素子と該撮像素子の出力を一時格納するバッファメモリと、該撮像素子の読み取り位置誤差dに対応する補正值を格納する記憶域と、該記憶域の補正值に基づく読み出し用アドレス信号を作成して前記バッファメモリの内容を補正出力する補正回路とから構成されたことを特徴とする画像読み取り装置を提供することにより達成される。

#### (e) 発明の実施例

以下本発明の実施例を図面に沿って説明する。

定すればよいことがわかる。例えばCCDセンサの読み取り素子数が2048ビットで取付誤差dが4ビット相当であるならば $2048/4 = 512$ ビット毎に1ビットを次行にシフトすればよい。

従ってバッファメモリ6の領域はXアドレスについてはCCDセンサの読み取り素子に対応するビット数、Yアドレスについては上記機械的誤差のビット換算値の傾斜列を図示のように格納し得る程度度でよい。

第5図はこのような読み出し用アドレスを作るための補正回路の詳細を示すブロック図で9および10は第1および第2のYアドレスシフトカウンタを示す。第1のYアドレスシフトカウンタ9は図の場合で説明するとXアドレス用クロック入力が4ビット例えば2048ビット毎にリセットされ、補正値のデジタル値、本例の場合512を設定値として格納する記憶域を有し、クロックが512ビット毎に1パルス出力するカウンタ構成である。この1パルスがYアドレスシフトパルスとなって次の第2のYアドレスカウンタ10に入力される。第2

のYアドレスカウンタ10は第4図に示す例えば「0.1」～「0.8」のYアドレスをシフトパルス入力毎に順次出力し、図示しない制御系にてYアドレス「0.1」に始まるXアドレス用クロック入力が2048ビット終りYアドレス「0.1」に相当するメモリ内容の読み出しが終了するとYアドレス「0.1」の領域にはYアドレス「0.8」の次の画像データがCCDセンサ5で読み取られて入力される。以下同様にしてYアドレス「0.1」から「0.8」の内容は反復更新される。又Yアドレス「0.6」、「0.7」、「0.8」の各最初からの読み出し経路がそれぞれYアドレス「0.8」の図示するE', F', G'に達したときには次のアドレス位置がYアドレス「0.1」のE, F, Gにそれぞれリンクされるように指定する機能を有している。以上のようにして得た読み出し用アドレス信号Aにてバッファメモリ6の画像データ3を読み出し画像メモリ2に通常手段で転送格納することにより第6図に示すような修正画像3'を画像メモリ2に格納することができる。

## (1) 発明の効果

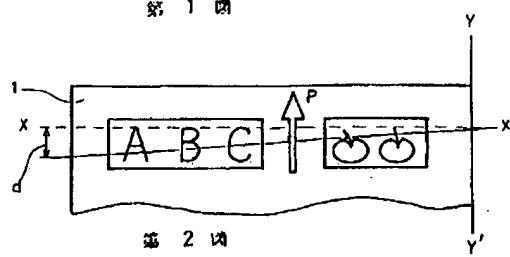
以上詳細に説明したように本発明の画像読取り装置によれば、装置内部にて発生する画像の読み取り歪みを修正して出力することができるため、正確な画像を得ることができる。

## 4. 図面の簡単な説明

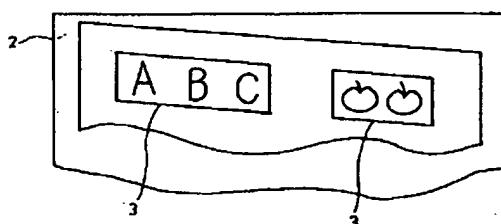
第1図と第2図は従来方式による原稿と読み取り画像歪の説明図、第3図は本発明による画像読み取り装置の概念図、第4図はバッファメモリ読み出し用アドレス信号の補正例を説明するための図、第5図は第3図における補正回路の詳細を示すブロック図、第6図は画像メモリに格納された修正画像を示す図である。

図において、1は原稿、2は画像メモリ、3は画像データ、3'は修正画像データ、4は光学レンズ、5はCCDセンサ、6はバッファメモリ、7は記憶域、8は補正回路、dは受け付け誤差、A<sub>1</sub>は読み出し用アドレス信号を示す。

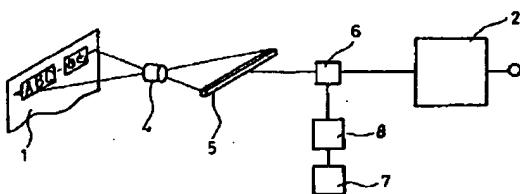
第1図



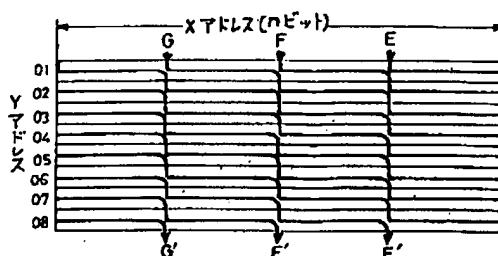
第2図



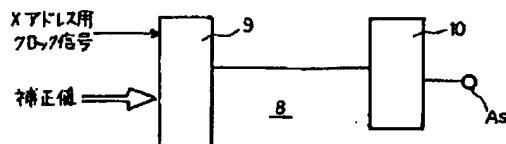
第3図



第4図



第5図



第6図

